

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2001年1月25日 (25.01.2001)

PCT

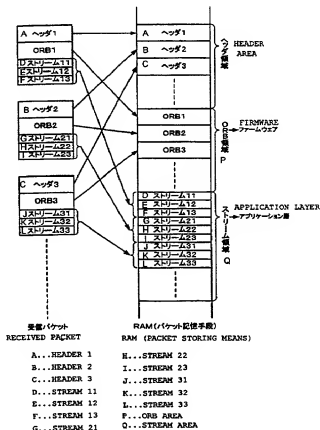
(10) 国際公開番号  
WO 01/06722 A1

- (51) 国際特許分類: H04L 13/08, G06F 13/00  
(21) 国際出願番号: PCT/JP00/04639  
(22) 国際出願日: 2000年7月12日 (12.07.2000)  
(25) 国際出願の言語: 日本語  
(26) 国際公開の言語: 日本語  
(30) 優先権データ: 特願平11/201250 1999年7月15日 (15.07.1999) JP  
(71) 出願人 (米国を除く全ての指定国について): セイコーエプソン株式会社 (SEIKO EPSON CORPORATION) [JP/JP]; 〒163-0811 東京都新宿区西新宿2丁目4番1号 Tokyo (JP).  
(72) 発明者: および  
(75) 発明者/出願人 (米国についてのみ): 石田卓也 (ISHIDA, Takuya) [JP/JP]; 神原義幸 (KAMIHARA, Yoshiyuki) [JP/JP]; 〒392-8502 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内 Nagano (JP).  
(74) 代理人: 井上 一, 外 (INOUE, Hajime et al.); 〒167-0051 東京都杉並区荻窪5丁目26番13号 荻窪TMビル2階 Tokyo (JP).  
(81) 指定国 (国内): CN, KR, US.  
(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

[続葉有]

(54) Title: DATA TRANSFER CONTROL DEVICE AND ELECTRONIC APPARATUS

(54) 発明の名称: データ転送制御装置及び電子機器



(57) Abstract: A data transfer control device capable of reducing a firmware processing overhead and implementing a fast data transfer, and an electronic apparatus. An IEEE-1394-standard data transfer control device, wherein the header of a packet is written in a header area, the ORB (SBP-2 data) of a packet in an ORB area, and the stream (application layer data) of a packet in a stream area. In the stream area, hardware performs an area management by means of a full signal and an empty signal. Instruction information is included in the transaction label (t1) of a requested packet, and a packet header, ORB and stream of a packet are written in an area designated by means of designation information contained in t1 when a response packet is received. Registers (TSR, TER) for storing addresses (TS, TE) for ensuring a transmission area in a stream area, and registers (RSR, RER) for storing addresses (RS, RE) for ensuring a reception area are provided.

[続葉有]

WO 01/06722 A1